



Theoretisches Aufgabenblatt 8

Abgabetermin: 13.12.-14.12.2012

1. Nennen Sie Vor- und Nachteile des
 - a) Carry-Ripple-Addierers (Paralleladdierer)
 - b) Carry-Look-Ahead-Addierers (CLA).
2. Benennen Sie spezielle Register des in der Vorlesung vorgestellten, einfachen Prozessors und beschreiben Sie deren Funktion.
3. Wo und wie ist feststellbar, ob ein Datenwort im Hauptspeicher einen Befehl oder ein Datum enthält? Sind alle Befehle (Opcode und Operand) immer gleicher Länge?
4. Welche fünf Phasen der Befehlsausführung werden in der Vorlesung genannt und welche Register werden dafür jeweils verwendet?
5. Vergleichen Sie die festverdrahtete mit der mikroprogrammierten Steuerung. Nennen Sie dabei die Vor- und Nachteile.